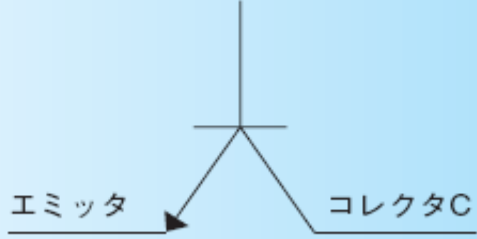
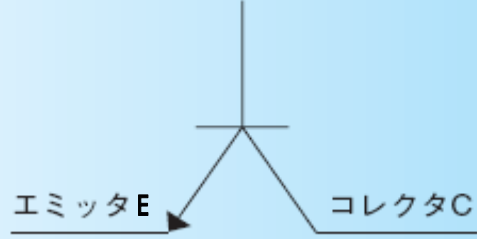
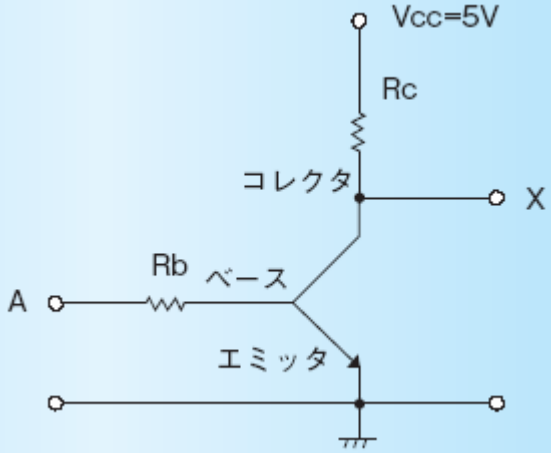
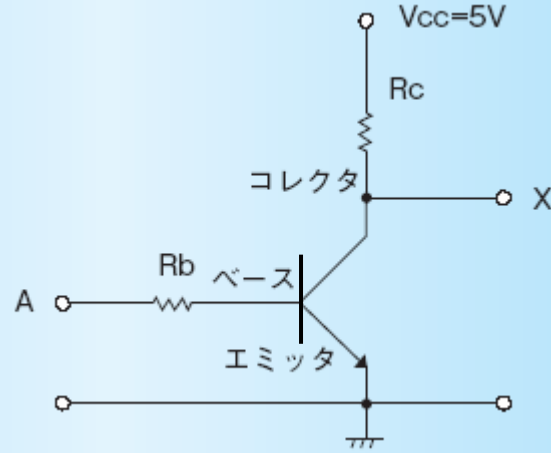


正誤表

下記の部分に誤りがありましたので訂正させていただきます。

ご迷惑をおかけして大変申し訳ございません。

コンピュータシステムの基礎 第14版 第1刷

No.	訂正箇所	誤	正
1	P.356 論理回路の実現 「図 6-70 ダイオードトランジスタ」の右の図 (エミッタ エミッタE)	<p>トランジスタ (NPN型)</p> <p style="text-align: center;">ベースB</p>  <p style="text-align: center;">エミッタ コレクタC</p>	<p>トランジスタ (NPN型)</p> <p style="text-align: center;">ベースB</p>  <p style="text-align: center;">エミッタE コレクタC</p>
2	P.357 論理回路の実現 (3)NOT 回路 「図 6-73 トランジスタによる NOT 回路」の右の図 (ベースの線を記入)	<p style="text-align: right;">Vcc=5V</p> <p style="text-align: center;">Rc</p> <p style="text-align: center;">コレクタ X</p> <p style="text-align: center;">Rb ベース</p> <p style="text-align: center;">エミッタ</p>  <p style="text-align: center;">A 〇</p> <p style="text-align: center;">〇</p>	<p style="text-align: right;">Vcc=5V</p> <p style="text-align: center;">Rc</p> <p style="text-align: center;">コレクタ X</p> <p style="text-align: center;">Rb ベース</p> <p style="text-align: center;">エミッタ</p>  <p style="text-align: center;">A 〇</p> <p style="text-align: center;">〇</p>